

Übergangsbestimmungen zum Masterstudium Embedded Systems

gültig ab 1. Oktober 2020

beschlossen vom Senat der TU Wien mit Wirksamkeit 22. Juni 2020

Äquivalenztabelle:

Bisherige Lehrveranstaltung		Neue Lehrveranstaltung	
SoC Architecture and Design (VU)	1,5 ECTS	SoC Architecture and Design (VU)	3,0 ECTS
SoC Design Laboratoy (UE)	4,5 ECTS	SoC Design Laboratoy (UE)	6,0 ECTS
SoC Design Seminar (SE)	3,0 ECTS		
SoC, Advanced Course (PR)	9,0 ECTS	SoC Design Seminar (SE)	3,0 ECTS
		SoC, Advanced Course (PR)	6,0 ECTS
SoC Design Seminar (SE)	3,0 ECTS	SoC Design Seminar (SE)	3,0 ECTS

Fehlen bei der Absolvierung der Lehrveranstaltungen aus dem Vertiefungsmodul

Systems on Chips Engineering

und/oder dem Wahlmodul

Systems on Chips Vertiefung

nach Ausschöpfung der Möglichkeiten gegeben durch die oben angeführten neuen Lehrveranstaltungen bis zu 3 ECTS, so können diese durch Absolvierung von Lehrveranstaltungen aus anderen Vertiefungs- oder Wahlmodulen sowie aus dem Katalog für Wahlfächer erbracht werden.