



Karlsplatz 13
1040 Wien
DVR 0005886

170. Bevollmächtigungen gemäß § 28 UG

171. Bevollmächtigungen gemäß § 27 Abs 2 UG

172. Ausschreibung freier Stellen

172.1. Fakultät für Informatik

170. Bevollmächtigungen gemäß § 28 UG

Die aktuelle Aufstellung der Bevollmächtigungen gemäß § 28 UG ist unter <https://tiss.tuwien.ac.at/mbl/p28vollmachten> verfügbar.

Die Rektorin:
Dr. S. S e i d l e r

171. Bevollmächtigungen gemäß § 27 Abs 2 UG

Die Aufstellung der gem. § 27 Abs. 2 UG 2002 erteilten Bevollmächtigungen ist unter folgendem Link verfügbar:

<https://tiss.tuwien.ac.at/research/projectannouncements.xhtml>

Die Rektorin:
Dr. S. S e i d l e r

172. Ausschreibung freier Stellen

Die Universität strebt eine Erhöhung des Frauenanteils insbesondere in Leitungsfunktionen und beim wissenschaftlichen bzw. künstlerischen Personal an und fordert deshalb qualifizierte Frauen ausdrücklich zur Bewerbung auf. Bewerberinnen, die gleich geeignet sind wie der bestgeeignete Mitbewerber, werden vorrangig aufgenommen, sofern nicht in der Person eines Mitbewerbers liegende Gründe überwiegen. Behinderte Menschen mit entsprechender Qualifikation werden ausdrücklich zur Bewerbung aufgefordert.

172.1. Fakultät für Informatik

1 Stelle für eine/n vollbeschäftigte/n Assistenten/in (40 Wochenstunden) am Institut für Informationssysteme, Fachbereich Parallel Computing, voraussichtlich ab 1. Oktober 2012 bis 30. September 2013, Gehaltsgruppe B1

Das monatliche Mindestentgelt für diese Verwendung beträgt derzeit EUR 3.381,70 brutto (14x jährlich).

Aufnahmebedingungen: einschlägiges abgeschlossenes Doktoratsstudium der Fachrichtung computer science, mathematics or other related area

Additional Information and requirements:

The research group for Parallel Computing at the Institute of Information Systems, Faculty of Informatics of the Vienna University of Technology (TU Wien) is offering a fully funded 1 year postdoc position for research in performance portability for parallel systems and applications.

The focus of the research group for Parallel Computing at the Vienna University of Technology is on means and methods for efficiently utilizing different, real (e.g., clusters and shared memory systems with accelerators and other HW support, GPUs) as well as idealized, (e.g., fully connected communication networks, PRAM) parallel architectures for the solution of given computational problems. This includes the design, development and implementation of parallel algorithms and data structures for fundamental, basic problems (e.g., communication, reduction) and problems incurred by applications, of parallel programming models, interfaces, languages and libraries and their algorithmic support, and the study of parallel architectures.

The successful postdoc candidate will be expected to investigate design and implementation of pattern based models for parallel processing, that can lead to a higher degree of performance portability across different (heterogeneous) parallel architectures with the aid of autotuning techniques and run-time support. The research can build in part on the outcome of the EU project PEPHER in which the group is involved. Contribution to other activities of the group (research projects including acquisition of new projects), including up to 40% teaching load is expected as part of the position.

The position is for a duration of at most 1 year. It may be possible to extend the duration by project funding related to the theme.

Salary will be for a full-time 40 hour a week position in accordance with the Austrian standard rate for University employment and according to prior qualifications.

Qualifications:

- A good PhD in computer science, electrical engineering, mathematics, or other related area
- A qualitatively strong publication record in one or more parallel computing themes, practically or theoretically oriented, especially in parallel interfaces, programming models, their implementation and run-time support
- Good theoretical grounding in computer science (algorithms and data structures, complexity, computability, ...)
- Good programming skills in C/C++, Fortran, or Java; knowledge of other paradigms (functional, logic, data flow) a plus
- Research capability, interest and enthusiasm, demonstrated both independently and with collaborators
- Some teaching experience and a positive interest in the teaching aspect

Speaking German is not required, but fluency in English (written and spoken) is a must. Willingness to learn German for foreign applicants is a plus. The application should include a short statement of interests, a suggested research outline (that will be subject to discussion, maximum one page), CV, copy of doctoral and diploma theses, and the name of two references that can be contacted for supporting information.

For further questions please contact Prof. Dr. Jesper Larsson Träff.

Deadline for application is 27. July 2012.

Please direct your application to monika.schitter@tuwien.ac.at, including a short outline of research interests and possible direction (maximum one page), CV, PhD and MSc certificates highlighting your relevant background (algorithms, programming interfaces, parallel processing), and list of publications with 1-3 highlighted main results.

Bewerbungsfrist: bis 27. Juli 2012

Bewerbungen schriftlich oder per Mail (monika.schitter@tuwien.ac.at) an die Personaladministration,

Fachbereich wiss. Personal der Technischen Universität Wien, Karlsplatz 13, 1040 Wien.
Die Bewerber und Bewerberinnen haben keinen Anspruch auf Abgeltung angefallener Reise- und Aufenthaltskosten, die aus Anlass des Aufnahmeverfahrens entstanden sind.

Die Vizerektorin:
Mag. A. S t e i g e r

Eigentümer, Herausgeber und Verleger: Universitätsverwaltung der Technischen Universität Wien
Für den Inhalt verantwortlich: Angelika Kober
Druck: Technische Universität Wien, alle 1040 Wien, Karlsplatz 13
Redaktionsschluss: jeweils Montag vor dem 1. und 3. Mittwoch jeden Monats um 14.00 Uhr